

REGNECENTRALEN
DANISH INSTITUTE OF COMPUTING MACHINERY
DANISH ACADEMY OF TECHNICAL SCIENCES
Bjerregaardsvej 5 . Copenhagen Valby . Denmark . Telephone 30 23 66

Your ref. Hf. 1. Ref. no.

Date 9.1.1960.

Kære Scharøe!

Herved det endelige forslag til adderen. Jeg har målt den igennem ved hjælp af styrkeledse, som simulerer registrerne korrekt, så der skulle ikke komme nogen overraskelser når jeg kobler de rigtige registrer på, i den næste prøveopstilling. Samtidig vil jeg afprøve den nye kabling med OCTO, i indgangene. Antallet af komponenter i 1 adder er mindstet fra 62 til 57. Samtidig har vi opnået at få en opstilling der er let at dimensionere, som virker rigtigt (menten kan ikke løbe baglæns) og som kører lige så hurtigt.

Additionstiden fra det tidspunkt hvor kollektorene i det sidst modtagende register begynder at indstille sig til resultatet er klar på linien er ca. 3,5 usek, d.v.s. 4 usek børde være rigtigt. Dette er målt med 1 nF på linierne + 40 mA, DC.

Komplementdæmmeren er ændret. Fra denne har vi MD' til både numcifferdel og mentedel, d.v.s. fra MD har man signalet i 1 og kun 1 representation, mensens man med lidt forsigtighed har signalet fra H i begge representationer. Til menteoverföringen benyttes signalet fra gate ②, $\overline{MD' \oplus H}$,
styring af

REGNECENTRALEN

DANISH INSTITUTE OF COMPUTING MACHINERY

DANISH ACADEMY OF TECHNICAL SCIENCES

Bjerregaardsvej 5 . Copenhagen Valby . Denmark . Telephone 30 23 66

Your ref. Hj. 2.

Ref. no.

Date 9.1.1960

således at basen på tr. 10 kun kan gå lav når MD og H er forskellige, d.v.s. menten kan ikke løbe baglæns.

Fra mentekæden inveteres signalet i tr. 12 for det føres til summeifferdelen. tr. 12 kan ikke møttes, da dette ville belaste mentekæden for hårdt idet tr. 12 blokeres. Dette betyder ca. en faktor 2 for mentekædens hastighed. For at få standardiseret signalerne til gate ③ (tr. 6-7) og far ikke at sinkne signalet $\overline{MD \oplus H}$ fra gate ②, der jo styres menten, må tr. 5 heller ikke møttes. Udgangskredsen tr. 8-9 er indirekt, på nær en spole der er fjernet, fordi den havde svært ved at falde til ro. Stige- og faldetider på tr. 9 blev ellers forbedret med 50 nsek med spolen.

Hjælperegisteret belastes af summeifferdelen på samme kollektør som benyttes ved indlesning fra H til linje, d.v.s. ved shift i H og indlesning fra H må summeifferdelen ikke belaste det høje niveau på denne kollektør. Dette undgår ved at tilføre gate ②'s anden indgang signalet \overline{H} shift og \overline{LiUH} . Dette er lidt kedeligt, men jeg kan ikke finde på noget bedre.

Grunden til at det var nødvendigt at indføre los

REGNECENTRALEN

DANISH INSTITUTE OF COMPUTING MACHINERY

DANISH ACADEMY OF TECHNICAL SCIENCES

Bjerregaardsvej 5 . Copenhagen Valby . Denmark . Telephone 30 23 66

3.

Your ref. Hj. 3

Ref. no.

Date 9. 1. 1960.

representation på linierne ~~logiske~~ er, at mente koden på grund af sin logik må have høj repr., og at signalet standardiseres ved en inverter for overgangen til süm cifferdelen, og fordi de to indgange til tr. 11 i mentedelen skal være i lso representation. Vi kan kun få signalet fra komplementdanneren i een repr., d. v. s. vi skal bruge 1.0 og 11 i mentedelen, og må altså bruge \bar{H} i süm cifferdelen. Det er egentlig også rimeligt at mentedelen er bestemrende for repr. Der skal følgelig sidde ~~een~~ stribe transistorer på linierne til at hive disse høje når et register skal nulstilles, idet det der før var nulstillingsimp. i registerelementerne nu er 1-stillingspulser, således at nulstilling sker via linierne.

Manteforstørkeren er meget simpel, idet den blot skal være god i positiv retning, eftersom mente koden har en forvridende transmissionstid for negative implanter. Det er zo eni ^(mentekoden)strømmen, som afbrydes, og linien trækkes ned af alle trinenes 5,6k Ω , mækket med \oplus , i parallel. Dette beviser meget præcisigt, at additionstiden (transporttiden i mente koden) er den samme hvad enten mente drunes i 1. addertrin,

REGNECENTRALEN

DANISH INSTITUTE OF COMPUTING MACHINERY

DANISH ACADEMY OF TECHNICAL SCIENCES

Gł. Carlsbergvej 2 . Copenhagen Valby . Denmark . Telephone 30 23 66

Your ref. Hg. 4.

Ref. no.

Date 9.1.1960.

eller nedbrydes to trin før den første menteforstørker, da der i det sidste tilfælde kun er 2 modstande i parallel som trækkes nedad. Det sidste trin før forstørkeren indtager en særlig opstilling idet det lave niveau på indgangen af forstørkeren skal være ± 81 . Da forstørkeren høver niveauet til V må det lave niveau på indgangen være under -81 . Jeg har clamped alle mentedelene til ± 61 fra ± 81 for ikke at tage det lave niveau hen langs kæden p.g.a. lekstrømme.

Ved afprøvningerne har jeg forsøgt alle kombinationer og fundet følgende dårligste tider:

opstilling eller nedbrydning af mente + transport gennem 10 mente trin og 1 ell. 2 mente forstørkere, regnet fra det tidspunkt hvor registerindholdet begynder at falde eller stige til den endelige værdi og indtil det tidspunkt hvor mente er klar på indgangen af den 10. siffercifferdel : 1,2 sek

transport gennem 10 mentedele + 1 forstørker : 0,65 sek
udgatering af sifferciffer til linie (L i UA kan komme samtidig med at M er klar) indtil linien er indstillet 0,3 sek.

ialt

$$\begin{array}{r}
 & 1,2 \\
 & 0,65 \\
 + & 0,3 \\
 & 0,3 \\
 \hline
 & 3,45 \text{ sek.}
 \end{array}$$

REGNECENTRALEN

DANISH INSTITUTE OF COMPUTING MACHINERY

DANISH ACADEMY OF TECHNICAL SCIENCES

Gł. Carlsbergvej 2 . Copenhagen Valby . Denmark . Telephone 30 23 66

5.

Your ref. Hj. 5.

Ref. no.

Date 9.1.1960.

Registerslementet er ændret, bortset fra at begge kollektorer er clamped til $\pm 12V$.

Jeg har diskuteret dit forslag til nye overføringsmetoder (flow-gating) med Worsøe. Det er sikkert hurtigere, men vi tror på, at der er hole-storage nok til at lave en kontidslagring. Emitterfölgeren i udgangene skal jo være en HF-transistor så den har meget få "nuller". Når registerflip-flop'erne køres i mætring, skal der jo en del ladning til at trigge dem. Det bliver desuden dyrt: 2 stk n-p-n istedet for 2 stk p-n-p. Endelig skal adder-udgangen ændres, men det var jo nok til at overse. Hvis du synes kan vi godt lave en forsøgsopstilling, der er vist ikke spildt så meget selvom det vi har lavet skulle kasseres. Adderen berøres ikke på anden måde end at den tosidede belastning af H genererer mindre.

Transistor-diode testeren er færdig på nær graving og kasse. TFL og PET er interesserende i evt. at købe et par stykker. Det ville måske være vært at få dækket udviklingsomkostningerne på denne måde, så jeg har henvendt DØV en demonstration. Synes du vi skal sælge?

REGNECENTRALEN

DANISH INSTITUTE OF COMPUTING MACHINERY

DANISH ACADEMY OF TECHNICAL SCIENCES

Gl. Carlsbergvej 2 . Copenhagen Valby . Denmark . Telephone 30 23 66

Your ref. Hg.b

Ref. no.

Date 9.1.1968.

Jeg ligger i krig med Philips i øjeblikket på grund af de nioq-transistorer de sælger. De sidste 100 stk OC44 var meget ringe: 15 stk havde for lille β og 10 stk for stor f_c . Desuden ligger grænsefrekvensen og spredes mellem 5 og 15 Hz i stedet for som de lover mellem 7,5 og 30 Mhz. (Det har TFL opdaget). Jeg har sagt til Philips at enten må OC44 forbedres eller også må OC47 sættes ned. Der er mulighed for at OC47 kommer under 10kr. OC44 kostet nu 5,26 kr. Man regnes desuden med, at OC44 skal udgå til fordel for OC17a-171. Desuden falder OC141 nok snart. Philips benytter selv OC46-47 i deres standard flip-flop byggaelementer. Hvis vi kan få OC47 for 10kr tror jeg vi vinder en hel del i sikkerhed.^{x)} (OC47 kostet nu ca. 18 kr.)

Hvis ikke Philips er til at handle med, kan man vel finde et andet fabrikat!

Du må undskyldde jeg har været så længe om at skrive, men jeg ville være klar med målingerne inden jeg støv.

Mange venlige hilsner

H. Fraksson,

x) OC47 har $f_d \geq 4,5$ Mhz.