

ERR LOC OBJECT CODE

SEQ

SOURCE STATEMENT

1 ;
2 ;
3 ;
4 ;
5 ;
6 ;
7 ;
8 ;
9 ;
10 ;
11 ;
12 ;
13 ;
14 ;
15 ;
16 ;
17 ;
18 ;
19 ;
20 ;
21 ;
22 ;
23 ;
24 ;
25 ;
26 ;
27 ;
28 ;
29 ;
30 ;
31 ;
32 ;
33 ;
34 ;
35 ;
36 ;
37 ;
38 ;
39 ;
40 ;
41 ;
42 ;
43 ;
44 ;
45 ;
46 ;
47 ;
48 ;
49 ;

TOTAL 42

```
*****
*
*      CRT TYPER 5230
*      MICRO LINE 82A
*
*      PROGRAM LIST ( 2 )
*      REV NO.1
*
*****
```

***** RCM (2/16) *****

CHIP NO. 006 (MEMORY BANK 1)

ROM NO. LYH - 10250

WHITE DPT C'TY FOUR

LC - 97466 - 2

1981.11

EJECT

FT-5250(MLE2A) PROGRAM (MEL) *1-2*

OKI META CROSS ASSEMBLER
V2.0 PROCESSOR : 1-8048

ERR	LOC	OBJECT CODE	SEC	SOURCE STATEMENT	PAGE
	50			FT - 5250 PROGRAM (MLE 1)	
	51			TABLE OF CONTENTS	
	52			TITLE	
	53			1. SERIAL INTERFACE CONTROL	4
	54			1. 1 SERIAL DATA RECEIVE CONTROL	5
	55			1. 2 SSF RESET (BUSY SET)	6
	56			1. 3 SSF RESET (BUSY SET)	6
	57			1. 4 SSF CONTROL	7
	58			1. 5 SSF GLT (BUSY RESET)	7
	59			1. 6 SSF SET (BUSY SET)	7
	60			1. 7 SERIAL INTERFACE BUFFERSET	8
	61			1. 8 SERIAL INTERFACE PRINT END WAIT	8
	62			1. 9 DATA BIT & COMPLEMENT	8
	63			1.10 PS 232C BAUD RATE TABLE	9
	64			2. CODE RECOGNITION	10
	65			3. CODE CONVERT	14
	66			4. EUROPEAN CHARACTER CODE CONVERT	15
	67			4. 1 OR RECEIVE CONTROL	15
	68			4. 2 FF END CONTROL	15
	69			4. 3 8155 DATA WRITE	16
	70			4. 4 TABLE READ	16
	71			4. 5 EUROPEAN CHARACTER CONVERT TABLE	17
	72			4. 6 TABLE READ (2)	21
	73			5. BUFFER FULL CONTROL	23
	74			6. DATA WRITE CONTROL	25
	75			7. VFU RAM LOAD CONTROL	26
	76			8. ESC SEQUENCE CONTROL	
	77				
	78				
	79				
	80				
	81				
	82				
	83				
	84				
	85				
	86				
	87				
	88				
	89				
	90				
	91				
	92				
	93				
	94				
	95				
	96				
	97				
	98				
	99			EJECT	

ERR	LOC	OBJECT CODE	SOURCE STATEMENT	PAGE
	100	:	ET - 5230 PROGRAM (MB 1)	
	101	:	TITLE	
	102	:		
	103	:		
	104	:		
	105	:		
	106	:	9. VT SEQUENCE CONTROL	28
	107	:	9. 1 TOP SET SUB ROUTINE	29
	108	:	9. 2 FF-177 KEY CONTROL	29
	109	:	9. 3 CORRECTION OF CARRIAGE'S MISPOSITION	30
	110	:	9. 4 VFO CONTROL	31
	111	:	9. 5 TOP SET 2 SUBROUTINE	31
	112	:	9. 6 FF REGISTER SET SUB ROUTINE	31
	113	:	9. 7 FROM LENGTH TABLE	35
	114	:		
	115	:	10. LOCAL TEST CONTROL	32
	116	:	10. 1 OPTION 50 SIDE	32
	117	:	10. 2 CONTINUOUS TEST	33
	118	:	10. 3 LOCAL GRAPH SUB ROUTINE	34
	119	:	10. 4 TEST DISTRIBUTE	35
	120	:	10. 5 ALPHA-NUMERIC SLIDE PATTERN	36
	121	:	10. 6 GRAPHIC PRINT	38
	122	:	10. 7 TEST END PRINT	38
	123	:	10. 8 CONTINUOUS TEST PRINT	39
	124	:	10. 9 LOCAL TEST PRINT TABLE	
	125	:		40
	126	:	11. LABEL LIST	
	127	:		
	128	:	12. OBJECT LIST	44
	129	:		
	130	:		
	131	:		
	132	:		
			JECT	

FRR	LOC	OBJECT CODE	SEQ	SOURCE STATEMENT
			133	***** MODEL NAME ASSIGNMENT *****
			134	
			135	
			136	FT-5230 (MLR2A).....MLR2A: EQU 1
			137	FT-5220A (MLR2A).....MLR2A: EQU 0
			138	
			139	MLR2A: EQU 1
	(0001)		140	
			141	
			142	***** JUMP ADDRESS FROM MB1 TO MB0 *****
			143	
	(0045)		144	DSAR: EQU 0045
	(00AA)		145	IRI1: EQU 00AA
	(00C9)		146	IRI4: EQU 00C9
	(0100)		147	DW13: EQU 0100
	(0139)		148	DW11: EQU 0139
	(015b)		149	PERD: EQU 015b
	(0175)		150	DWAIT: EQU 0175
	(0183)		151	DELAY1: EQU 0183
	(0196)		152	FFNY: EQU 0196
	(01R2)		153	DRCI: EQU 01R2
	(0186)		154	LEIN: EQU 0186
	(018E)		155	BFIN: EQU 018E
	(0206)		156	CLF1: EQU 0206
	(0217)		157	CLF7: EQU 0217
	(0220)		158	IREF1: EQU 0220
	(025E)		159	IREP3: EQU 025E
	(026C)		160	IREP5: EQU 026C
	(0288)		161	PST5: EQU 0288
			162	
			163	TITLE * FT-5230 (MLR2A) PROGRAM (MB1) *1-2*
			164	
			165	
			166	
			167	
			168	
			169	
			170	***** SERIAL INTERFACE CONTROL *****
			171	* SERIAL INTERFACE CONTROL *
			172	*****
			173	
			174	
			175	
			176	
	(0000)		177	ORG 0000
			178	
0000	9A FE		179	SIF1: ARL P2, CFE ; 0251 05 04
0002	23 4F		180	MOV A, #4F ; 0251 05 04
0004	90		181	MOVX MOVX ; 0251 05 04
0005	23 20		182	MOV A, #20

ERR	LOC	OBJECT CODE	SEQ	SOURCE STATEMENT
	004A	FB	233	MOV A,R3
	004B	43 F1	234	JRL A,OFF1
	004D	77	235	JR A
	004E	A3	236	MOV A,R4
	004F	B8 04	237	MOV R0,R004
	0051	90	238	MOV R0,R00A
	0052	B8 00	239	MOV R0,R000
	0054	23 D6	240	MOV A,R006
	0056	90	241	MOV R0,R00A
	0057	6A 02	242	JRL P2,R02
	0059	14 A8	243	CALL SDDR
	005R	E5	244	SFL MBO
	005C	04 AA	245	JMF IRT1
	005E	23 C0	246	MOV A,R000
	0060	04 47	247	JMF SF3
			SF4:	
			:	
			:	
			:	
			:	
			UPG	~062
		(0062)		
	0062	B8 14	254	MOV R0,R014
	0064	F0	255	MOV A,R00
	0065	96 7B	256	JNZ SF5
	0067	18	257	INC R0
	0068	F0	258	MOV A,R00
	0069	96 7B	259	JNZ SF5
	006B	FD	260	MOV A,R5
	006C	37	261	CFL A
	006D	12 71	262	JPO R4
	006F	14 9A	263	CALL SDFS
	0071	9A FE	264	ANL P2,R0FE
	0073	60	265	MOVX A,R00
	0074	32 R3	266	JET SFH
	0076	8A 01	267	JPL P2,R001
	0078	E5	268	SEL MR0
	0079	24 39	269	JMF LWT1
			SF0:	
			:	
			SF5:	
	007B	FD	271	MOV A,R5
	007C	37	272	CFL A
	007D	12 78	273	JRO SF6
	007F	27	274	CIR A
	0080	20	275	XCH A,R00
	0081	04 88	276	JMP SF9
			:	
	0083	9A FA	277	ANL P2,R0FA
	0085	80	278	MOVX A,R00
	0086	8A 05	279	CFL P2,R005
	0088	E5	280	SEL MR0
			SF9:	
			281	
			282	
			283	
			284	
			285	
			286	
			287	
			288	
			289	
			290	
			291	
			292	
			293	
			294	
			295	
			296	
			297	
			298	
			299	
			300	
			301	
			302	
			303	
			304	
			305	
			306	
			307	
			308	
			309	
			310	
			311	
			312	
			313	
			314	
			315	
			316	
			317	
			318	
			319	
			320	
			321	
			322	
			323	
			324	
			325	
			326	
			327	
			328	
			329	
			330	
			331	
			332	
			333	
			334	
			335	
			336	
			337	
			338	
			339	
			340	
			341	
			342	
			343	
			344	
			345	
			346	
			347	
			348	
			349	
			350	
			351	
			352	
			353	
			354	
			355	
			356	
			357	
			358	
			359	
			360	
			361	
			362	
			363	
			364	
			365	
			366	
			367	
			368	
			369	
			370	
			371	
			372	
			373	
			374	
			375	
			376	
			377	
			378	
			379	
			380	
			381	
			382	
			383	
			384	
			385	
			386	
			387	
			388	
			389	
			390	
			391	
			392	
			393	
			394	
			395	
			396	
			397	
			398	
			399	
			400	
			401	
			402	
			403	
			404	
			405	
			406	
			407	
			408	
			409	
			410	
			411	
			412	
			413	
			414	
			415	
			416	
			417	
			418	
			419	
			420	
			421	
			422	
			423	
			424	
			425	
			426	
			427	
			428	
			429	
			430	
			431	
			432	
			433	
			434	
			435	
			436	
			437	
			438	
			439	
			440	
			441	
			442	
			443	
			444	
			445	
			446	
			447	
			448	
			449	
			450	
			451	
			452	
			453	
			454	
			455	
			456	
			457	
			458	
			459	
			460	
			461	
			462	
			463	
			464	
			465	
			466	
			467	
			468	
			469	
			470	
			471	
			472	
			473	
			474	
			475	
			476	
			477	
			478	
			479	
			480	
			481	
			482	
			483	
			484	
			485	
			486	
			487	
			488	
			489	
			490	
			491	
			492	
			493	
			494	
			495	
			496	
			497	
			498	
			499	
			500	

; TABLE READ
; R15515H SET

; SDR R1SFT(BUSY SFT)
; TO M152, IRT CYCLE

; IF TEMPORARY BUFFER IS NOT EMPTY

; IF NOT SELECT
; SSI(RBUSY) RESET
; R251 CS SET

; IF RX R0Y(DATA RECEIVED)

; TO NR0, SI(LWT1) OF DATA RECOGNITION

; IF NOT SELECT

OKI META CROSS ASSEMBLER
V2.0 PROCESSOR : I-8048

ET-5230(MLE) PROGRAM (MB1) *1-2*

ERR	LOC	OBJECT CODE	SEQ	SOURCE STATEMENT
	0089	24 B2	283	JMP
			284	
			285	
			286	
			287	***** SSF RESET (BUSY SET) *****
			288	
	0088	14 C3	289	SIF3: CALL SRT
	008D	14 AB	290	CALL SSUR
	008F	A4 ED	291	JMP VFU14
			292	
			293	***** SSF RESET (BUSY SET)*****
			294	
			295	
	0091	14 AB	296	SIF4: CALL SSDF
	0093	04 97	297	JMP SIF5+2
			298	
			299	
			300	***** SSF CTL *****
			301	
			302	
	0095	14 AC	303	SIF5: CALL SRRF
	0097	E5	304	SFL MBC
	0098	44 2D	305	JMP IPFL1
			306	
			307	
			308	***** SSF SET (BUSY RESET) (SUBROUTINE) *****
			309	
	009A	FB	310	SSLS: MOV A,K7
	009R	B8 04	311	MOV R0,R74
	009D	D2 A1	312	JP6 J+4
	009F	E8 06	313	MOV R0,R06
	00A1	9A FE	314	ANL P2,#0FL
	00A3	F8	315	MOV A,M
	00A4	9C	316	MOVA @RC+A
	00A5	EA 01	317	DPL
	00A7	83	318	RET
			319	
			320	
			321	***** SSF RESET (BUSY SET) SUBROUTINE *****
			322	
			323	
	00AR	FB	324	SSLR: MOV A,K3
	00A9	37	325	CFL A
	00AA	04 9B	326	JMP SSLS+1
			327	
			328	
			329	
			330	
			331	***** SERIAL INTERFACE BUFFER SET *****
			332	

ERR	LOC	OBJECT CODE	SEQ	SOURCE STATEMENT
			383	;
			384	;
			385	***** IF AFTER CR BLOCK *****
	00E C5		386	CRLF6: JFI RPI
	00F C6 E4		387	JZ CRLF9 ; IF C1M CNT ELEVEN
	00E1 E5		388	SEL MRC
	00F2 44 17		389	JMF CRLF7 ;
			390	;
	00E4 FA		391	MOV A,R2
	00E5 72 EB		392	JR3 CRLF10 ; IF PARALLEL
	00E7 14 AB		393	CALL SSUR ; SSD RESFT
	00E9 14 AC		394	CALL SRRF ; SERIAL IF BUFFER SET
	00ER E5		395	SEL MRC
	00EC 44 C6		396	JMF CRLF1
			397	;
	00EE 18		398	INC RC
	00FF 04 B5		399	JMF SRRF4
			400	;
			401	;
			402	;
			403	;
			404	;
			405	;
			406	GRG C0FF
	(00F8)		407	;
	00F8 0A		408	LR C0A
	00F9 14		409	LR C14
	00FA 27		410	LR C27
	00FB 4E		411	LR C4E
	00FC 9C		412	LR C9C
	00FD EA		413	LR CEA
	00FE 39		414	LR C39
	00FF AA		415	LR CAA
			416	;
			417	;
			418	;
			419	;
			420	;
			421	*****
			422	* C1FE RECOGNITION *
			423	*****
			424	;
			425	;
			426	;
			427	;
			428	ORG C100
			429	;
			430	C51: MOV A,R5
	C100 FF		431	JR1 L0C1 ; IF LOCAL
	C101 32 AB		432	JPC C53
	C103 12 14			

OKI META CROSS ASSEMBLER
V2.0 PROCESSOR : 1-8048

FI-5230(MLP2A) PROGRAM (M01) *1-2*

PHR	LOC	OBJECT CODE	SEQ	SOURCE STATEMENT
C105	14 CF	433	CALL	B*CLL
C107	13 11	434	ARL	A*~11
C109	96 0E	435	JNZ	CS2
C110	E5	436	SFL	WBO
C112	24 85	437	JMP	SELKY1
C114	E5	438	SFL	MBI
C116	24 5B	439	JMP	PERD
C118	E5	440	SFL	MBV
C120	44 6C	441	JMP	IBEL5
C122	72 AD	442	JH3	ESC
C124	92 AF	443	JR4	VFU
C126	B2 B1	444	JP5	VT5
C128	14 CF	445	CALL	B*CLL
C130	13 13	446	ARL	A*~13
C132	96 28	447	JNZ	DC3N
C134	23 04	448	MOV	A*~04
C136	AD	449	URL	A*~5
C138	AD	450	MOV	R5,A
C140	FE	451	MOV	A*~6
C142	C6 11	452	JZ	CS5
C144	27	453	CLR	A
C146	D3 08	454	XRL	A*~0F
C148	96 34	455	JNZ	CS6
C150	23 08	456	MOV	A*~0F
C152	AD	457	URL	A*~5
C154	AD	458	MOV	R5,A
C156	27	459	CLR	A
C158	B8 76	460	MOV	R0,~76
C160	A0	461	MOV	R0,A
C162	D3 0F	462	XRL	A*~0F
C164	96 46	463	JNZ	CS7
C166	FF	464	MOV	A*~6
C168	96 B3	465	JNZ	CS8
C170	23 10	466	MOV	A*~10
C172	AD	467	URL	A*~5
C174	AD	468	MOV	R5,A
C176	B8 36	469	MOV	R0,~36
C178	B0 3F	470	MOV	R0,~3F
C180	18	471	INC	P0
C182	27	472	CLR	A
C184	A0	473	MOV	R0,A
C186	D3 1F	474	XRL	A*~1F
C188	96 4F	475	JNZ	CS9
C190	23 20	476	MOV	A*~20
C192	AD	477	URL	A*~5
C194	AD	478	MOV	R5,A
C196	27	479	CLR	A
C198	L3 14	480	XRL	A*~14
C200	96 56	481	JNZ	CS9
C202	23 80	482	MOV	A*~80

; P 1
 ; T1 M00, SELKY1 OF SELECT KEY
 ; T0 M00, DATA WAIT PERD
 ; T1 M00, DATA WAIT READ
 ; T1 M00, IBED5 OF INPUT END
 ; IF ESC SEQUENCE
 ; IF DC4 SEQUENCE
 ; IF VT SEQUENCE
 ; DC3 RZCUG.
 ; IF FIRST LETTER
 ; ESC RZCUG.
 ; DC4 RZCUG.
 ; VT RZCUG.
 ; US RZCUG.

ERR	LOC	OBJECT CODE	SEQ	SOURCE STATEMENT	
	0155	4D	483	URL A,R5	
	0156	AD	484	MOV R5,A	
	0157	27	485	CLR A	; ELONG SFT
	0158	88 16	486	MOV R0,R016	
	015A	D3 02	487	XPL A,R002	
	015C	96 67	488	JNZ CS11	
	015F	23 01	489	MOV A,R001	
	0160	40	490	URL A,R00	
	0161	A0	491	MOV R0,R0A	
	0162	23 7F	492	MOV A,R07F	; 16,501L SFT
	0164	5D	493	ANL A,R5	
	0165	AD	494	MOV R5,A	; PLONG RESET
	0166	27	495	CLR A	
			496		
			497		
	0167	D3 03	498	XPL A,R003	
	0169	96 71	499	JNZ CS12	
	016A	23 FE	500	MOV A,R0FE	; R5 RECOG.
	016B	50	501	ANL A,R00	
	016C	A0	502	MOV R0,R0A	
	016F	24 62	503	JMF CS10	
	0171	D3 06	504	XPL A,R006	
	0173	96 7F	505	JNZ CS13	
	0175	23 3F	506	MOV A,R03F	
	0177	5D	507	ANL A,R5	
	0178	AD	508	MOV R5,A	
	0179	B8 26	509	MOV R0,R026	
	017B	80 FF	510	MOV R0,R0,5FF	
	017D	27	511	CLR A	
	017E	AE	512	MOV R6,A	
	017F	D3 17	513	XPL A,R017	
	01F1	96 86	514	JNZ CS14	
	0183	23 BF	515	MOV A,R0BF	
	0185	5D	516	ANL A,R5	
	0186	AD	517	MOV R5,A	
	0187	27	518	CLR A	
	0188	D3 01	519	XPL A,R001	
	018A	96 91	520	JNZ CS15	
	018C	23 40	521	MOV A,R040	
	018E	4D	522	URL A,R5	
	018F	AD	523	MOV R5,A	
	0190	27	524	CLR A	
	0191	B9 26	525	MOV R1,R026	
	0193	B8 24	526	MOV R0,R024	
	0195	D3 04	527	XPL A,R004	
	0197	C6 A5	528	JZ CS17	
	0199	D3 06	529	XPL A,R006	; IF RECOG.
	019B	C6 A9	530	JZ FF1A5	
	019D	D3 01	531	XPL A,R001	; FF RECOG.
	019F	C6 A3	532	JZ CS16	; OR RECOG.

ERR	LOC	OBJECT CODE	SEC	SOURCE STATEMENT
	01A1 24 B3		533	JMP CON
	01A3 44 AC		534	JMP CPM
			535	;
	01A5 85		536	CS16: CLR F
	01A6 E5		537	CS17: SEL FB
	01A7 24 B0		538	CS18: JMP LFIR
			539	;
			540	;
	01A9 44 B7		541	FFINS: JMP FFIN
	01AB E4 00		542	LOC1: JMP LOCAL
	01AD A4 00		543	ESQ: JMP ESC
	01AF 84 80		544	VFU: JMP VFUL
	01B1 A4 94		545	VTS: JMP VTSC
			546	;
			547	;
			548	;
			549	;
			550	;
			551	;
			552	;
			553	;
			554	CRG ^1B7
			555	;
			556	CONC: MOV A,R2
	01B3 FA		557	JFO CON5
	01B4 12 C6		558	MOV A,R7
	01B6 FF		559	ANL A,#70
	01B7 53 60		560	JZ CON5
	01B9 C6 E2		561	MOV A,R5
	01BB FD		562	JR6 CON2
	01BC D2 E6		563	JMP CON14
	01BE 44 38		564	MOV A,R7
	01C0 FF		565	OPL A,#70
	01C1 43 80		566	MOV R7,A
	01C3 AF		567	JMP CON14
	01C4 44 38		568	;
			569	CON5: MOV A,R7
	01C6 FF		570	ANL A,#70
	01C7 53 E0		571	JZ CON6
	01C9 C6 E2		572	MOV A,R2
	01CB FA		573	ANL A,#70
	01CC 53 70		574	JNZ CON3
	01CE 96 E4		575	MOV A,R7
	01D0 FF		576	ANL A,#70
	01D1 53 E0		577	XPL A,#70
	01D3 D3 80		578	JZ CONP
	01D5 C6 E2		579	MOV A,R2
	01D7 FA		580	JR7 CON7
	01D8 F2 DC		581	;
			582	CON6: JMP CON1
	01DA 24 BE			

; TO HERE, LFIR OF INPUT END

* CODE CONVERT *

; 70/80

; B6,B7

; 50/51

; B8 TJ 1

; L678=000

; OPTION OR J15

; B678=001

; JAF 3

; B678=111

(01B3)

ERR	LOC	OBJECT CODE	SEQ	SOURCE STATEMENT
	01DC	FF	583	CON7: MOV A,R7
	01DD	43 1F	584	ORI A,#01F
	01DF	17	585	INC A
	01EO	96 DA	586	JNZ CON8
	01E2	44 C5	587	CON8: JMP LFIN2
	01E4	44 06	588	CON9: CON8
	01E6	FA	589	CON2: MOV A,R2
	01E7	53 F0	590	ANL A,#F0
	01E9	C6 C0	591	JZ CON8
	01EB	FF	592	MOV A,R7
	01EC	43 9F	593	ORI A,#9F
	01EE	17	594	INC A
	01EF	C6 E2	595	JZ CON8
	01F1	FA	596	MOV A,R2
	01F2	53 F0	597	ANL A,#F0
	01F4	D3 70	598	JZ CON8
	01F6	C6 C0	599	MOV A,R7
	01F8	43 F0	600	ORI A,#70
	01FA	C6 C0	601	JZ CON8
	01FC	L3 C0	602	CON8: MOV A,R7
	01FE	C6 C0	603	ANL A,#F0
	0200	FF	604	JZ CON8
	0201	43 R0	605	ORI A,R0
	0203	AF	606	MOV R7,A
	0204	44 29	607	JMP CON13
	0206	FF	608	CON9: MOV A,R7
	0207	53 E0	609	ANL A,#E0
	0209	D3 E0	610	JZ CON8
	020B	96 1E	611	CON10: MOV A,R7
	020D	FF	612	INC A
	020E	53 1F	613	JNZ CON12
	0210	AF	614	ORI A,#01F
	0211	44 38	615	MOV R7,A
	0213	FF	616	JMP CON14
	0214	17	617	CON17: MOV A,R7
	0215	96 49	618	INC A
	0217	FA	619	JNZ CON20
	0218	52 1C	620	MOV A,R2
	021A	44 49	621	JF2 CON16
	021C	24 E2	622	JMF CON20
	021E	FA	623	CON18: MOV A,R2
	021F	53 F0	624	ANL A,#F0
	0221	D3 70	625	JZ CON12
	0223	C6 38	626	CON16: MOV A,R2
			627	ANL A,#F0
			628	XRL A,#70
			629	JZ CON14
			630	
			631	
			632	

; INVALID CODE

; OPTION

; B6,7 =11

; J15

; JAF3

; B6,7=01

; IF DEL CODE

; DEL SW SENSE

; J15

ERR	LOC	OBJECT CODE	SEQ	SOURCE STATEMENT
	026F	43 40	683	URL A,0C00 ; GRAPH BLOCK SET
	0271	AC	684	MOV 680,0A
			685	
			686	
			687	
			688	
			689	
			690	
			691	
			692	
			693	***** FURJIAN CHARACTER CODE CONVERT *****
			694	*****
			695	
			696	
			697	
			698	
			699	
			700	EPC:
0272	FA		701	MOV A,02
0273	53 F0		702	ANL A,0FF0
0275	A9		703	MOV R1,0A
0276	C6 9E		704	EPC
0278	FF		705	MOV A,07
0279	D3 20		706	A,020
027B	C6 9E		707	EPC
027D	B8 F0		708	MOV R0,0FF0
027F	64 00		709	EPC
			710	
0281	F0		711	MOV A,00
0282	D2 50		712	CJN22
0284	B9 26		713	R1,0C26
0286	24 A6		714	C510
			715	
			716	EPC2:
0288	B8 24		717	MOV R0,024
028A	F0		718	MOV A,00
028C	37 9E		719	CIL
028E	FF		720	JPI
028F	53 E0		721	MOV A,07
0291	D3 60		722	ANL A,0C0
0293	96 9E		723	XRL A,0B0
0295	23 85		724	JNZ EPC7
0297	6F		725	MOV A,005
0298	F6 9E		726	ADD A,07
029A	FF		727	JC EPC7
029B	43 80		728	MOV A,07
029D	AF		729	ORL A,080
029E	84 00		730	MOV R7,0A
			731	EPC3:
			732	JMP BFC

FT-5250(MLE2A) PROGRAM (MD1) *1-2*

OKI META CROSS ASSEMBLER
V2.0 PROCESSOR : I-8048

FRR	LOC	OBJECT CODE	SEQ	SOURCE STATEMENT
02A0	B6 A5		735	***** OR RECEIVE CONTROL *****
02A2	FE		736	CRK1: JFC CRK1 ; IF AFTER (FULL+1) CR
02A3	C6 AE		737	JZ A,RC CRK2 ; IF 1ST CHARACTER
02A5	B5		738	CLR F
02A6	FA		739	MOV A,RC
02A7	37		740	CPL A
02A8	32 B1		741	JPI CRK3 ; IF AUTO CRLF
02AA	F1		742	MOV A,RC ; R1=26
02AB	17		743	INC A
02AC	96 B3		744	JNZ CRK4
02AE	E5		745	SEL MRC
02AF	44 5E		746	JMP IPBL3
02B1	24 A6		747	CRK5: JMP CS1P ; TO MRC, JRED2 OF BUFF.LMPTY WAIT
02B3	B9 04		748	CRK3: JMP ; SAME TO LF
02B5	44 C0		749	CRK4: MOV R1,#04 ; CR ONLY
			750	JMP FFIN2
			751	***** FF END CONTROL *****
			752	;
			753	;
			754	;
02B7	F1		755	FFIN: MOV A,RC1
02B8	17		756	INC A
02B9	B9 A0		757	MOV R1,#04U
02BB	C6 BF		758	J7 8+4
02BD	B9 2C		759	MOV R1,#020
02BF	B5		760	F0
02C0	B6 24		761	FFIN1: CLR RC,#024
02C2	E5		762	SEL MRC
02C3	24 BE		763	JMP OFIN
02C5	E5		764	SEL MRC
02C6	24 00		765	LFIN2: JMP DWT3
			766	;
			767	;
			768	;
			769	;
			770	***** 0155 DATA WRITE *****
			771	ORG ~2CP
			772	;
			773	DTW: MOV RC,#020
			774	MOV A,RC
			775	MOV RC,#017
			776	JPO DWT1
			777	MOV A,RC
			778	JPT DTW2
			779	ANL P2,#0F5
			780	MOV RC,A
			781	MOV A,RC
			782	MOV A,RC
				CRK
				P2,#006
				;
				DATA WRITE TO R155

(02C8)

02C8	B8 20
02CA	F0
02CB	B8 17
02CD	12 DA
02CF	F0
02D0	F2 E5
02D2	9A F9
02D4	AF
02D5	F9
02D6	90
02D7	8A 06

ERR	LOC	OBJECT CODE	SEQ	SOURCE STATEMENT
	031C	A0	833	LP
			874	~A1
			875	;
			876	***** TABLE READ 2 *****
	031D	49	837	EPG5: CRL A.H1
	031E	A7	838	MOV A.WA
	031F	AF	839	MOV A7.A
	0320	44 88	840	JMP EPG5
			841	;
			842	;
			843	;
			844	UFC ~35
			845	;
			846	LP
			847	~AF
			848	~AG
			849	~AG
			850	~A5
			851	~5E
			852	~60
			853	~R0
			854	~B6
			855	~R5
			856	~R0
			857	~7F
			858	~AG
			859	;
			860	CRG
			861	~340
			862	~23
			863	~40
			864	~FE
			865	~FC
			866	~FF
			867	~FE
			868	~60
			869	~70
			870	~70
			871	~70
			872	~7E
			873	~20
			874	~50
			875	;
			876	CRG
			877	~350
			878	~23
			879	~A3
			880	~A0
			881	~A6
			882	~A1
			883	;
			884	;
			885	;
			886	;
			887	;
			888	;
			889	;
			890	;
			891	;
			892	;
			893	;
			894	;
			895	;
			896	;
			897	;
			898	;
			899	;
			900	;
			901	;
			902	;
			903	;
			904	;
			905	;
			906	;
			907	;
			908	;
			909	;
			910	;
			911	;
			912	;
			913	;
			914	;
			915	;
			916	;
			917	;
			918	;
			919	;
			920	;
			921	;
			922	;
			923	;
			924	;
			925	;
			926	;
			927	;
			928	;
			929	;
			930	;
			931	;
			932	;
			933	;
			934	;
			935	;
			936	;
			937	;
			938	;
			939	;
			940	;
			941	;
			942	;
			943	;
			944	;
			945	;
			946	;
			947	;
			948	;
			949	;
			950	;
			951	;
			952	;
			953	;
			954	;
			955	;
			956	;
			957	;
			958	;
			959	;
			960	;
			961	;
			962	;
			963	;
			964	;
			965	;
			966	;
			967	;
			968	;
			969	;
			970	;
			971	;
			972	;
			973	;
			974	;
			975	;
			976	;
			977	;
			978	;
			979	;
			980	;
			981	;
			982	;
			983	;
			984	;
			985	;
			986	;
			987	;
			988	;
			989	;
			990	;
			991	;
			992	;
			993	;
			994	;
			995	;
			996	;
			997	;
			998	;
			999	;
			1000	;

ERR	LOC	SUBJECT CODE	SEQ	SOURCE STATEMENT
	0355	A5	883	~A5
	0356	B3	884	~B3
	0357	BC	885	~BC
	0358	R6	886	~R6
	0359	B1	887	~B1
	035A	B5	888	~B5
	035B	7F	889	~7F
	035C	AC	890	~AC
		(0360)	891	;
			892	URG ;
			893	URG ;
	0360	AD	894	~AD
	0361	AF	895	~AF
	0362	RF	896	~RF
	0363	AC	897	~AC
	0364	B3	898	~B3
	0365	5E	899	~5E
	0366	B4	900	~B4
	0367	A2	901	~A2
	0368	A7	902	~A7
	0369	B2	903	~B2
	036A	B7	904	~B7
	036B	7F	905	~7F
	036C	AC	906	~AC
		(0370)	907	;
			908	URG ;
			909	URG ;
	0370	23	910	~23
	0371	4C	911	~4C
	0372	5B	912	~5B
	0373	5C	913	~5C
	0374	5D	914	~5D
	0375	5E	915	~5E
	0376	60	916	~60
	0377	7B	917	~7B
	0378	7C	918	~7C
	0379	7D	919	~7D
	037A	7E	920	~7E
	037B	7F	921	~7F
	037C	20	922	~20
		(0380)	923	;
			924	URG ;
			925	URG ;
	0380	23	926	~23
	0381	40	927	~40
	0382	5B	928	~5B
	0383	5C	929	~5C
	0384	5D	930	~5D
	0385	5E	931	~5E
	0386	60	932	~60

; ITALIAN

; JIS (WITH GRAPHIC)

; JIS (WITHOUT GRAPHIC)

ERR	LOC	OBJECT CODE	SEQ	SOURCE STATEMENT
	0387	7B	933	DP ^7B
	0388	7C	934	LP ^7C
	0389	7D	935	DP ^7D
	038A	7E	936	DP ^7E
	038R	7F	937	DP ^7F
	038C	20	938	DP ^20
		(0390)	939	; ^390
			940	ORG
			941	; ^390
	0390	23	942	LP ^23
	0391	40	943	LP ^40
	0392	A8	944	DP ^A8
	0393	A9	945	LP ^A9
	0394	A1	946	DP ^A1
	0395	A5	947	DP ^A5
	0396	B0	948	DP ^B0
	0397	B8	949	DP ^B8
	0398	B9	950	DP ^B9
	0399	B1	951	LP ^B1
	039A	B5	952	LP ^B5
	039B	7F	953	DP ^7F
	039C	A0	954	DP ^A0
		(03AU)	955	; ^3AU
			956	ORG
			957	; ^3AU
	03A0	23	958	DP ^23
	03A1	40	959	LP ^40
	03A2	AB	960	LP ^AB
	03A3	BB	961	LP ^BB
	03A4	AE	962	LP ^AE
	03A5	BE	963	DP ^BE
	03A6	60	964	LP ^60
	03A7	7B	965	DP ^7B
	03A8	7C	966	DP ^7C
	03A9	7D	967	LP ^7D
	03AA	BU	968	LP ^BU
	03AB	20	969	LP ^20
	03AC	A0	970	LP ^A0
		(03BU)	971	; ^3BU
			972	ORG
			973	; ^3BU
	03B0	AD	974	DP ^AD
	03B1	40	975	DP ^40
	03B2	5B	976	DP ^5B
	03B3	5C	977	DP ^5C
	03B4	5D	978	DP ^5D
	03B5	5E	979	DP ^5E
	03B6	60	980	DP ^60
	03B7	7B	981	DP ^7B
	03B8	7C	982	DP ^7C
				; DEL=JFAC
				; BRITISH

LOC	OBJECT CODE	SEQ	SOURCE STATEMENT
03B9	7D	983	DP ^7D
03BA	7E	984	DP ^7E
03BB	7F	985	DP ^7F
03BC	AO	986	DP ^AO
		987	
		988	
		989	
		990	ORG ^3EO ; FRENCH
03D0	AD	991	DP ^AD
03D1	A2	992	DP ^A2
03D2	BF	993	DP ^BF
03D3	AC	994	DP ^AC
03D4	AF	995	DP ^AF
03D5	5E	996	DP ^5E
03D6	60	997	DP ^60
03D7	B3	998	DP ^B3
03D8	B4	999	DP ^B4
03D9	B2	1000	DP ^B2
03DA	A4	1001	DP ^A4
03DB	7F	1002	DP ^7F
03DC	AO	1003	DP ^AO
		1004	
		1005	ORG ^3EO ; NETHERLAND
03E0	AD	1006	DP ^AD
03E1	40	1007	DP ^40
03E2	5B	1008	DP ^5B
03E3	AA	1009	DP ^AA
03E4	5D	1010	DP ^5D
03E5	5E	1011	DP ^5E
03E6	60	1012	DP ^60
03E7	7B	1013	DP ^7B
03E8	BA	1014	DP ^BA
03E9	7D	1015	DP ^7D
03EA	7E	1016	DP ^7E
03EB	7F	1017	DP ^7F
03EC	AO	1018	DP ^AO
		1019	
		1020	
		1021	ORG ^3EO ; ASCII (REFERENCE BASE)
		1022	
03F0	23	1023	DP ^23
03F1	40	1024	DP ^40
03F2	5B	1025	DP ^5B
03F3	5C	1026	DP ^5C
03F4	5D	1027	DP ^5D
03F5	5E	1028	DP ^5E
03F6	60	1029	DP ^60
03F7	7B	1030	DP ^7B
03F8	7C	1031	DP ^7C
03F9	7D	1032	DP ^7D

ERR	LOC	OBJECT CODE	SEQ	SOURCE STATEMENT
	0423	A1	1083	MOV @R1,A
	0424	B9 24	1084	MOV R1,#24
	0426	F1	1085	MOV A,R1
	0427	12 73	1086	JFO BFC3
	0429	CF	1087	DEC R1
			1088	;
		(0001)	+1 1089	IF MLP2A
	042A	B9 B9	+1 1090	MOV R1,#B9
			+1 1091	;
			+1 1092	ELSE
		+	+1 1093	MOV R1,#R1
		+	+1 1094	;
			+1 1095	ENDIF
			1096	;
	042C	F0	1097	MOV A,R0
	042D	52 31	1098	JR2 BFC4
			1099	;
	042F	(0001)	+1 1100	IF MLP2A
			+1 1101	MOV R1,#01
			+1 1102	;
			+1 1103	ELSE
		+	+1 1104	MOV R1,#79
		+	+1 1105	;
		+	+1 1106	ENDIF
			+1 1107	;
			1108	;
			1109	;
	0431	18	1110	INC R0
	0432	F0	1111	MOV A,R0
	0433	69	1112	ADD A,R1
	0434	85	1113	CLR F0
	0435	F6 7D	1114	JC BFC10
	0437	A9	1115	MOV R1,A
	0438	FD	1116	MOV A,R5
	0439	37	1117	CPL A
	043A	F2 49	1118	JR7 DMC1
	043C	F9	1119	MOV A,R1
	043D	17	1120	INC A
	043E	96 41	1121	JNZ DMC
	0440	95	1122	CPL F0
			1123	;
			1124	;
			1125	;
			1126	;
			1127	;
			1128	;
			1129	;
			1130	;
			1131	;
			1132	;

				* DATA WRITE CONTROL *

; PRINT START ADDRESS WRITE

; 10/16.5 CPI

; ET-5230(MLP2A)

; ET-5220A BF#, 10 CPI

; ET-5220A(MLB3A)

; ET-5230(MLB2A)

; BUFF FULL NB (10 CPI LONG LINE) ET-5220A

; ET-5220A(MLB3A)

; ELONG

; IF LAST LETTER IS ELONGATED

ERR	LOC	OBJECT CODE	SEQ	SOURCE STATEMENT
	0441	B9 80	1133	;
	0443	54 C8	1134	DWC:
	0445	1E 17	1135	MOV R1, #0
	0446	BR 17	1136	CALL DTW
	0448	10	1137	INC R6
	0449	FF	1138	MOV R0, #17
	044A	A9	1139	INC R0
	044B	54 C8	1140	MOV A, R7
	044D	1E 17	1141	CALL DTW
	044E	B8 17	1142	INC R6
	0450	10	1143	MOV R0, #17
	0451	B8 21	1144	INC R0
	0453	FC	1145	MOV R0, #21
	0454	43 02	1146	MOV A, R0
	0456	A0	1147	CALL A, #02
	0457	B6 5B	1148	MOV R0, A
	0459	44 C5	1149	DWC?
			1150	JMP LFIN2
	045B	B9 04	1151	;
	045D	44 C0	1152	DWC2:
			1153	MOV R1, #04
			1154	JMP FF1N2
			1155	;
	045F	18	1156	BFC5:
	0460	F1	1157	INC R0
	0461	12 6B	1158	MOV A, R1
	0463	F0	1159	JMP BFC11
			1160	MOV A, R0
			1161	;
	0464	(0001) 03 08	1162	IF ML82A
			1163	ADD A, #08
			1164	;
			1165	ELSE
			1166	;
			1167	APL A, #00
			1168	ENLIF
			1169	;
	0466	A0	1170	MOV R0, A
			1171	;
			1172	IF ML82A
			1173	;
			1174	MOV A, #00
			1175	;
	0467	23 C0	1176	ELSE
			1177	;
			1178	MOV A, #B8
			1179	;
			1180	ENDIF
			1181	;
	0469	84 14	1182	JMP BFC1

; TO R1'S DATA WRITE, ELONG CODE WRITE

; DATA WRITE TO RAM

Page 10 (Page 24)
; 10 C11/16.5 CPI

; ET-5230(ML82A)

; ET-8220A(ML83A)

; START ADDRESS +8

; ET-5230(ML82A)

; ET-5220A, 10 CPI

; ET-8220A(ML83A)

ERR	LOC	OBJECT CODE	SEG	SOURCE STATEMENT
046B	F0		1183	BFC11: MOV A, #F0
			1184	;
	(0001)	+1	1185	IF MLR2A
		+1	1186	;
046C	03 00	+1	1187	ALL A, #000
		+1	1188	;
		+1	1189	ELSE
		+1	1190	;
	+	+1	1191	APD A, #00
	+	+1	1192	;
	+	+1	1193	ENDIF
		+1	1194	;
046E	A0		1195	MOV @R0, A
			1196	;
	(0001)	+1	1197	IF MLR2A
046F	23 97	+1	1198	MOV A, #97
		+1	1199	;
		+1	1200	ELSE
		+1	1201	;
	+	+1	1202	MOV A, #SEC
	+	+1	1203	;
	+	+1	1204	ENDIF
		+1	1205	;
0471	84 14		1206	JMP BFC1
			1207	;
0473	CR		1208	DEC R0
			1209	;
	(0001)	+1	1210	IF MLR2A
0474	B9 8A	+1	1211	MOV R1, #8A
		+1	1212	;
		+1	1213	ELSE
		+1	1214	;
	+	+1	1215	MOV R1, #70
	+	+1	1216	;
	+	+1	1217	ENDIF
		+1	1218	;
0476	F0		1219	MOV A, #F0
0477	52 7B		1220	JB2 5+4
0479	B9 7D		1221	MOV R1, #7D
047B	84 31		1222	JMP BFC4
			1223	;
047D	95		1224	BFC10: CPL F0
047E	84 49		1225	JMP DW01
			1226	;
			1227	;
			1228	;
			1229	;
			1230	;
			1231	;
			1232	;

* VFU RAM LOAD CONTROL *

FRR	LOC	OBJECT CODE	SEQ	SOURCE STATEMENT
04BD	D3 74		1283	XRL A,#074
04BF	C6 A2		1284	J7 VFU1 ; RAM FULL
04C1	64 AF		1285	JM VFU2
			1286	VFUG:
			1287	;
			1288	;
			1289	;
			1290	;
			1291	;
			1292	;
			1293	;
			1294	;
			1295	;
04C3	14 C3		1296	ESC17: CALL SPWT
04C5	B4 C1		1297	CALL TGF
04C7	A4 16		1298	JMP ESC18
04C9	14 C3		1299	CALL SRWT
04CB	A4 45		1300	JMP ESC6
			1301	;
			1302	GRG ^5 10
			1303	;
0500	(0500)		1304	MOV R0,#076
0502	B8 76		1305	MOV A,@R0
0503	96 4F		1306	JNZ ESC10
0505	FF		1307	MOV A,R7
0506	53 7F		1308	ANL A,#07F
0508	D3 46		1309	XRL A,#046
05CA	C6 47		1310	J7 ESC7
05CC	D3 4D		1311	XRL A,#04D
05CE	C6 4R		1312	JZ ESC8
0510	L3 3E		1313	XRL A,#03F
0512	96 17		1314	JNZ 3+5
0514	84 C3		1315	JMP ESC17
0516	27		1316	CLR A
0517	B9 24		1317	MOV R1,#024
			1318	;
			1319	;
0519	D3 03		1320	XRL A,#003
051B	96 24		1321	JNZ ESC2
051D	23 FD		1322	MOV A,#0FF
051F	51		1323	ANL A,@R1
0520	A1		1324	MOV @R1,A
0521	D4 2D		1325	CALL TGF2
0523	27		1326	CLR A
			1327	;
			1328	;
0524	D3 0E		1329	XRL A,#00E
0526	96 2F		1330	JNZ ESC3
0528	23 02		1331	MOV A,#002
052A	41		1332	URL A,@R1

; 0006 AFTER ESC CODE

; ESC F

; ESC VT

; ESC 6

; 0LIT SET

; ESC 0

* FSC SEQUENCE CONTROL *

MIKI META CROSS ASSEMBLER
2.0 PROCESSOR : I-8048

ERR	LOC	OBJECT CODE	SEQ	SOURCE STATEMENT
	052B A1		1333	MOV @R1,A
	052C D4 2L		1334	CALL TFF
	052E 27		1335	A
	052F B8 16		1336	MOV #~16
	0531 D3 7A		1337	A,@7A
	0533 96 39		1338	ESC:
	0535 F0		1339	A,@RO
	0536 43 08		1340	A,@COR
	0538 A0		1341	@RU,A
	0539 D3 03		1342	A,#03
	053B 96 41		1343	ESC:
	053D F0		1344	A,@P7
	053E 53 F7		1345	@RU,A
	0540 A0		1346	A,H5
	0541 FD		1347	A,#~F7
	0542 53 F7		1348	H5,A
	0544 AD		1349	LFIN2
	0545 44 C5		1350	@PU,#~10
	0547 B0 10		1351	MOV ESC6
	0549 A4 45		1352	JMF @RU,#~90
	054B B0 90		1353	MOV ESC19
	054D 84 C9		1354	JMP
			1355	; ESC11
	054F B2 5A		1356	JRS
	0551 FF		1357	MOV A,R7
	0552 53 CF		1358	ANL A,#~CF
	0554 43 20		1359	ORL A,#~20
	0556 40		1360	URL A,@PU
	0557 AC		1361	MOV @PU,A
	0558 A4 45		1362	JMP ESC6
			1363	; ESC11:
	055A 53 OF		1364	ANL A,#~OF
	055C C6 64		1365	JZ ESC13
	055E A9		1366	MOV R1,A
	055F 27		1367	CLR A
			1368	; ESC12:
	0560 03 OA		1369	ADD A,#~OA
	0562 E9 60		1370	EJNZ R1,FSC12
	0564 A9		1371	MOV R1,A
	0565 FF		1372	MOV A,R7
	0566 53 OF		1373	ANL A,#~OF
	0568 69		1374	AFD A,R1
	0569 A9		1375	MOV R1,A
			1376	; ESC14:
	056A F0		1377	MOV A,@PO
	056B F2 R3		1378	JR7 ESCVT
	056D F9		1379	MOV A,R1
	056E B8 16		1380	MOV RO,#~16
	0570 C6 7B		1381	JZ ESC16
	0572 B9 34		1382	R1,#~34
				; IF ESC VI X1,X2
				; Y1,X2=00

LOC	OBJECT CODE	SEQ	SOURCE STATEMENT
0574 A1		1383	MOV @R1,A
0575 F0		1384	A,@R0
0576 43 02		1385	URL A,@R02
0578 A0		1386	MOV @R0,A
0579 A4 41		1387	JMP ESC5
		1388	ESC15:
		1389	ESC16:
057B F0		1390	MOV A,@R0
057C 53 FD		1391	ANL A,@R0
057E A0		1392	MOV @R0,A
057F L4 35		1393	CALL FFRG
0581 A4 79		1394	JMP ESC15
		1395	ESC17:
0583 F9		1396	MOV A,R1
0584 C6 79		1397	JZ ESC15
0586 07		1398	TEC A
0587 B9 32		1399	MOV R1,#32
0589 A1		1400	@R1,A
058A FD		1401	MOV A,R5
058B 53 F7		1402	ANL A,@R7
058D AD		1403	MOV R5,A
058E 23 04		1404	MOV A,@R4
0590 24 91		1405	JMP CS15
		1406	
		1407	
		1408	
		1409	
		1410	
		1411	
		1412	
		1413	
		1414	
		1415	ORG ~594
		1416	
0594 53 DF	(0594)	1417	ANL A,@DF
0596 AD		1418	MOV R5,A
0597 B8 37		1419	MOV R0,#37
0599 F0		1420	MOV A,@R0
059A C6 45		1421	JZ ESC6
059C FF		1422	MOV A,R7
059D 53 60		1423	ANL A,@R6
059F D3 20		1424	XRL A,@R20
05A1 96 45		1425	JNZ ESC6
05A3 FF		1426	MOV A,R7
05A4 43 F0		1427	ORL A,@R0
05A6 B9 25		1428	MOV R1,#25
05A8 A1		1429	MOV @R1,A
05A9 B8 40		1430	MOV R0,#40
05AB F0		1431	MOV A,@R0
05AC 17		1432	INC A
			VT502:
			VT50:
			ORG ~594
			VT50: RESFT
			VT CHANNEL NE SFT

			* VT SEQUENCE CONTROL *

			FF REGISTER SET IF EXT FF LOAD RST
			FSU SQ RESET

KI META CROSS ASSEMBLER
2.0 PROCESSOR : I-8048

[illegible]

[illegible]

ERR LOC OBJECT CODE

SOURCE STATEMENT

***** VFU CONTROL *****

SEQ	LOC	OBJECT CODE	SOURCE STATEMENT	VFU CONTROL	*****
1533					
1534					
1535					
1536	0612 B8 40		MOV	NO, #40	
1537	0614 B0 FF		MOV	ORG, #FF	
1538	0616 B4 C1		CALL	TJF	
1539	0618 G9		IN	A, #1	
1540	0619 32 2A		JR1	VFU13	
1541	061B BD 02		MOV	R5, #02	
1542	061D B8 75		MOV	RO, #75	
1543	061F B0 27		MOV	GRU, #27	
1544	0621 18		INC	RO	
1545	0622 B0 F7		MOV	ORG, #F7	
1546	0624 B8 26		MOV	RO, #26	
1547	0626 D0 FF		MOV	GRU, #FF	
1548	0628 44 C5		JMP	LFIN2	
1549	062A E5		SEL	MBU	
1550	062B 04 C9		JMP	IRT4	
1551					
1552					
1553					
1554					
1555					
1556					
1557					
1558					
1559					
1560			ORG	~62D	
1561			MOV	RO, #16	
1562			MOV	A, #RG	
1563			JR1	3+4	
1564			CALL	FFRG	
1565			RFT		
1566					
1567					
1568					
1569					
1570					
1571					
1572					
1573					
1574					
1575					
1576			ORG	~635	
1577			MOV	A, #2	
1578			MOV	R7, A	
1579			MOV	RO, #04	
1580			MOV	R1, #F3	
1581			MOV	R2, #FF	
1582			SEL	MRO	

; TO MBO, IRT4 OF IRT

TJF SET 2 SUBROUTINE *****

FF REGISTER SET SUBROUTINE *****

(062D)

(0635)

062D B8 16
062F FC
0630 32 34
0632 D4 35
0634 83

0635 FA
0636 AF
0637 B8 04
0639 B9 F3
063B BA FF
063D E5

; ET-8220A (MLF3A)

META CROSS ASSEMBLER
PROCESSOR : I-8048

R LOC	OBJECT CODE
000000	000000
000001	000001
000002	000002
000003	000003
000004	000004
000005	000005
000006	000006
000007	000007
000008	000008
000009	000009
000010	000010
000011	000011
000012	000012
000013	000013
000014	000014
000015	000015
000016	000016
000017	000017
000018	000018
000019	000019
000020	000020
000021	000021
000022	000022
000023	000023
000024	000024
000025	000025
000026	000026
000027	000027
000028	000028
000029	000029
000030	000030
000031	000031
000032	000032
000033	000033
000034	000034
000035	000035
000036	000036
000037	000037
000038	000038
000039	000039
000040	000040
000041	000041
000042	000042
000043	000043
000044	000044
000045	000045
000046	000046
000047	000047
000048	000048
000049	000049
000050	000050
000051	000051
000052	000052
000053	000053
000054	000054
000055	000055
000056	000056
000057	000057
000058	000058
000059	000059
000060	000060
000061	000061
000062	000062
000063	000063
000064	000064
000065	000065
000066	000066
000067	000067
000068	000068
000069	000069
000070	000070
000071	000071
000072	000072
000073	000073
000074	000074
000075	000075
000076	000076
000077	000077
000078	000078
000079	000079
000080	000080
000081	000081
000082	000082
000083	000083
000084	000084
000085	000085
000086	000086
000087	000087
000088	000088
000089	000089
000090	000090
000091	000091
000092	000092
000093	000093
000094	000094
000095	000095
000096	000096
000097	000097
000098	000098
000099	000099

STURGE STATFMENT

035

[illegible]

LF SET

CONTINUOUS TFST

ET-5230 (ML&2A)

: ET-1220A (MLPJA)

HR	LOC	OBJECT CODE	SEQ	SOURCE STATEMENT	LOCAL	GRAPH	SUBROUTINE
	0697	10	1683	INC			
			1684	IF			
		(0001)	1685	MOV			
	0698	23 E0	1686	ELSE			
			1687	MOV			
			1688	MOV			
			1689	MOV			
			1690	ENDIF			
			1691				
			1692				
			1693				
	069A	D0	1694	XRL			
	069B	96 A7	1695	JNZ			
	069D	B0 80	1696	MOV			
	069F	B1 20	1697	MOV			
			1698				
			1699				
	06A1	C4 88	1700	JMP			
	06A3	03 A0	1701	AFD			
	06A5	C4 RE	1702	JMP			
	06A7	F0	1703	MOV			
	06A8	03 A0	1704	ADD			
	06AA	A1	1705	MOV			
	06AB	C4 A1	1706	JMP			
			1707				
			1708				
			1709				
	06AD	FA	1710	MOV			
	06AE	53 F1	1711	CFI			
	06AF	12 CC	1712	ANL			
	06B1	D3 70	1713	JBC			
	06B3	C6 C6	1714	XPL			
	06B5	C6 C6	1715	JZ			
	06B7	F1	1716	MOV			
	06B8	B2 BC	1717	JR5			
	06BA	C4 BF	1718	JMP			
	06BC	F1 40	1719	MOV			
	06BD	AF	1720	UPL			
	06BF	AF	1721	MOV			
	06C0	11	1722	INC			
	06C1	F1	1723	MOV			
	06C2	D3 C1	1724	XRL			
	06C4	96 CB	1725	JNZ			
	06C6	BF 0A	1726	MOV			
	06C8	10	1727	INC			
	06C9	B1 80	1728	MOV			
	06CB	B3	1729	RET			
	06CC	D3 81	1730	XRL			
	06CE	C6 C6	1731	JZ			
	06D0	D3 30	1732	XRL			

ERR	LOC	OBJECT CODE	SEQ	SOURCE STATEMENT	FORM	LENGTH	TABLE	TEST	DISTRIBUTE
	06D2	C6 C6	1733	JZ LTGR3					
	06D4	D3 C0	1734	XRL A, A^C0					
	06D6	C6 C6	1735	JZ LTGR3					
	06D8	F1	1736	MOV A, 6F1					
	06D9	03 20	1737	ADD A, A^20					
	06DB	AF	1738	MOV R7, A					
	06DC	11	1739	INC R7					
	06DD	F1	1740	MOV A, 6H1					
	06DE	D3 E0	1741	XPL A, A^E0					
	06E0	C4 C4	1742	JMP LTGR6					
			1743						
			1744						
			1745						
			1746						
			1747						
			1748						
			1749						
			1750						
		(06F1)	1751	ORG ^6F1					
			1752						
	06F1	16	1753	DB ^16			#7, 11'		
		(06F3)	1754	ORG ^6F3					
			1755						
	06F3	08	1756	DB ^08			#3, 5.5'		
		(06F5)	1757	ORG ^6F5					
			1758						
	06F5	0E	1759	DB ^0E			#9, 14'		
	06F6	1C	1760	DB ^1C			#1, 5.5'		
	06F7	07	1761	DB ^07					
		(06F9)	1762	ORG ^6F9					
			1763						
	06F9	10	1764	DB ^10			#6, 8'		
		(06FB)	1765	ORG ^6FB					
			1766						
	06FB	08	1767	DB ^08			#2, 4'		
		(06FD)	1768	ORG ^6FD					
			1769						
	06FD	0C	1770	DB ^0C			#4, 6'		
	06FE	18	1771	DB ^18			#8, 12'		
	06FF	06	1772	DB ^06			#0, 3'		
			1773						
			1774						
			1775						
			1776						
			1777						
			1778						
			1779						
			1780						
			1781	ORG ^700					
		(0700)	1782						

K1 META CROSS ASSEMBLER
2.0 PROCESSOR : 1-6048

ET-5230(MLF2A) PROGRAM (MB1) *1-2*

ERR	LOC	OBJECT CODE	SEQ	SOURCE STATEMENT
	0700	B8 75	1783	MOV R0, #^75
	0702	B9 76	1784	MOV R1, #^76
	0704	F0	1785	MOV A, @KC
	0705	F2 11	1786	LC2
	0707	D2 13	1787	LC3
	0709	B2 15	1788	LC4
	070A	92 OF	1789	LC1
	070D	E4 27	1790	LTS
	070F	E4 3E	1791	LT54
	0711	C4 8B	1792	LTD
	0713	C4 60	1793	LTS
	0715	52 19	1794	LC5
	0717	E4 63	1795	LTK
	0719	32 21	1796	LC7
	071B	12 1F	1797	LC6
	071D	E4 89	1798	LTS1
	071F	E4 8D	1799	LTS2
	0721	12 25	1800	LCb
	0723	E4 96	1801	LTL
	0725	E4 A7	1802	LTC
			1803	;
			1804	;
			1805	;
			1806	;
			1807	;
			1808	ORG ^727
			1809	;
	0727	F1	1810	MOV A, @R1
	0728	F2 3A	1811	LTS1
	072A	AF	1812	MCV R7, A
	072B	11	1813	INC @R1
			1814	IF ML82A
			1815	MOV A, #^6F
	072C	23 6F	1816	;
			1817	;
			1818	;
			1819	;
			1820	;
			1821	;
			1822	;
			1823	ADD A, @R0
	072F	60	1824	CPL A
	072F	37	1825	ADD A, @P1
	0730	61	1826	JNZ LTAN
	0731	96 84	1827	INC @R0
	0733	10	1828	MOV A, #^20
	0734	F0	1829	ADD @R1, A
	0735	03 20	1830	MOV LTE1
	0737	A1	1831	JMP A, #^A0
	0738	C4 7B	1832	LTS1:
	073A	03 A0		LTS1:

; 00-0F, TO ALPHA-NUMERIC
; 10, TO S0
; 80-FF, TO CONNT. TEST
; 40-4F, TO OPTION S0

; 20-23, TO KANA

; 24, TO GRAPH
; 25, TO GRAPH

; 26, TO TEST END
; 27, CONT. TEST

***** ALPHANUMERIC SLIDE PATTERN *****

; ET-5230(ML82A)

; ET-6220A(ML83A)

SEO

1833	JMP	LTS2
1834	MOV	A, #C2
1835	ANL	A, #C0
1836	XFL	A, #C7C
1837	JZ	LTS5
1838	XRL	A, #C3C
1839	JZ	LTS5
1840	XRL	A, #C0
1841	JZ	LTS5
1842	XRL	A, #C8C
1843	JZ	LTS7
1844	MOV	PR0, #C24
1845	MOV	PR1, #C8C
1846	MOV	R7, #C0E
1847	JMP	LTS3
1848	MOV	PR0, #C20
1849	JMP	LTS7+2

LES 65 :

```

LTS7: MOV     ERU, #40
      MOV     PRI, #AC
      JMP     LTS6

```

!KANA SLIDE PATTERN

LTk:

```

LTK1:
MOV     A, R1
ANL     A, #F0
XRL     A, #F0
JNZ     LTK2
MOV     A, R1
ANL     A, #BF
MOV     R7, A

LTK2:
MOV     A, R1
ANL     A, #F0
XRL     A, #F0
JNZ     LTK2
MOV     A, R1
ANL     A, #BF
MOV     R7, A

```

LTk1:

1865	MOV	A,ERU
1866	CPL	A
1867	ADD	A,ER1
1868	XRL	A,#BF
1869	JNZ	LTKN
1870	MOV	R7,#CA
1871	INC	ERO
1872	MOV	A,ERU
1873	ADD	A,#RO
1874	MOV	ER1,A
1875	CPL	A
1876	JR2	\$+4
1877	MOV	ER1,#RO
1878	JMP	LTS3
1879	JMP	LTE3
1880	MOV	A,ER1
1881	JMP	LTk1

```

; IF SET

```

LTkN:
LTk2:

50

ERR	LOC	OBJECT CODE	SEQ	SOURCE STATEMENT
			1933	***** LOCAL TEST PRINT TABLE *****
			1934	
			1935	
			1936	
			1937	
			1938	
			1939	
			1940	
			1941	
			1942	URG ~7EC
			1943	
			1944	DB ; SI
			1945	LA ;
			1946	DR ;
			1947	DR ; T
			1948	DR ; E
			1949	DR ; S
			1950	DR ; T
			1951	DR ;
			1952	LA ; E
			1953	DR ; N
			1954	UB ; D
			1955	
			1956	LP ; C
			1957	LP ; D
			1958	DR ; N
			1959	DR ; T
			1960	DR ;
			1961	DR ; T
			1962	DR ; E
			1963	DR ; S
			1964	DR ;
			1965	
			1966	
			1967	
			1968	
			1969	***** PROGRAM END *****
			1970	
			1971	
			1972	END

NO. SYMBOL VALUE STATEMENT NUMBERS

1	BBCPL	(00CF)	374 *	433	445
2	BC1	(00D2)	376 *	380	
3	BC2	(00D6)	375	379 *	
4	BC3	(00D4)	377 *	382	
5	BFC	(0400)	730	1046 *	
6	BFC1	(0414)	1071 *	1182	1206
7	BFC10	(047D)	1114	1224 *	
8	BFC11	(0468)	1158	1183 *	
9	BFC2	(041C)	1072	1078 *	
10	BFC3	(0424)	1075	1081	1084 *
11	BFC4	(0431)	1098	1110 *	1222
12	BFC5	(045F)	1054	1156 *	
13	BFC7	(0473)	1086	1208 *	
14	BFC8	(0463)	1159 *		
15	BFC9	(0411)	1058	1069 *	
16	BFIN	(01BE)	155 *	763	
17	CON0	(01B3)	465	533	556 *
18	CON1	(01BE)	563 *	582	
19	CON10	(020D)	615 *	638	
20	CON12	(021E)	614	629 *	
21	CON13	(0229)	610	635 *	
22	CON14	(0238)	563	567	618
23	CON15	(023F)	649	651 *	632
24	CON16	(021C)	624	627 *	634
25	CON17	(0213)	620 *	656	640
26	CON18	(0217)	623 *	653	647 *
27	CON2	(01E6)	562	592 *	
28	CON20	(0249)	622	625	658 *
29	CON21	(0269)	660	674	679 *
30	CON22	(0250)	662 *	711	
31	CON23	(0281)	661	710 *	
32	CON24	(02E9)	669	795 *	
33	CON25	(025E)	671 *	796	
34	CON3	(01E4)	574	590 *	
35	CON4	(01C0)	564 *	594	602
36	CON5	(01C6)	557	569 *	604
37	CON6	(01DA)	582 *	586	606
38	CON7	(01DC)	580	583 *	
39	CON8	(01E2)	560	571	578
40	CON9	(0206)	590	611 *	588 *
41	CRLF1	(0206)	156 *	396	596
42	CRLF10	(00EB)	392	395 *	627
43	CRLF6	(00DE)	386 *		
44	CRLF7	(0217)	157 *	389	
45	CRLF9	(00E4)	387	391 *	
46	CRR	(02A0)	534	735 *	
47	CRR1	(02A5)	735	738 *	
48	CRR3	(02B1)	741	748 *	
49	CRR4	(02B3)	744	749 *	
50	CRR5	(02AE)	737	745 *	

STATEMENT NUMBERS

NO.	SYMBOL	VALUE	STATEMENT NUMBERS
51	CS1	(0100)	430 *
52	CS10	(0162)	492 *
53	CS11	(0167)	486
54	CS12	(0171)	499
55	CS13	(017F)	505
56	CS14	(0188)	514
57	CS15	(0191)	520
58	CS16	(01A3)	532
59	CS17	(01A5)	528
60	CS18	(01A6)	537 *
61	CS2	(010E)	435
62	CS3	(0114)	432
63	CS4	(011A)	445 *
64	CS5	(0111)	440 *
65	CS6	(0134)	455
66	CS7	(0146)	463
67	CS8	(014F)	475
68	CS9	(0158)	481
69	DC3N	(0128)	447 *
70	DRC1	(0182)	153 *
71	DSWR	(0045)	144 *
72	DTW	(02C8)	772 *
73	DTW1	(02DA)	775
74	DTW2	(02E3)	777
75	DTW3	(02E1)	785
76	DTW4	(02D2)	778 *
77	DWAIT	(0175)	150 *
78	DWC	(0441)	1121
79	DWC1	(0449)	1118
80	DWC2	(045B)	1149
81	DWT1	(0139)	148 *
82	DWT3	(0100)	147 *
83	EPC	(0272)	681
84	EPC1	(0300)	708
85	EPC2	(0286)	716 *
86	EPC3	(029E)	703
87	EPC4	(0306)	805
88	EPC5	(031D)	812
89	ESC	(0500)	543
90	ESC1	(0519)	1320 *
91	ESC10	(054F)	1306
92	ESC11	(055A)	1356
93	ESC12	(0560)	1369 *
94	ESC13	(0564)	1365
95	ESC14	(056A)	1377 *
96	ESC15	(0579)	1387 *
97	ESC16	(057B)	1381
98	ESC17	(04C3)	1296 *
99	ESC18	(0516)	1296
100	ESC19	(04C9)	1299 *
			1393
			1389 *
			1315
			1316 *
			1354
			1371 *
			1370
			1364 *
			1356 *
			1304 *
			837 *
			807 *
			706
			806
			803 *
			700 *
			765
			270
			1152 *
			1139 *
			1118
			1134 *
			1498
			787
			788 *
			789 *
			777
			775
			772 *
			144 *
			153 *
			283
			1583
			1135
			784 *
			454 *
			486 *
			480 *
			474 *
			462 *
			452
			1658
			442 *
			438 *
			713
			536 *
			534 *
			525 *
			519 *
			514
			505
			499
			504 *
			498 *
			503
			430 *
			1404
			746
			1141
			1225
			609
			640
			719
			723
			126
			730 *
			1396

1 META CROSS ASSEMBLER
.0 PROCESSOR : I-8048

NO.	SYMBOL	VALUE	STATEMENT NUMBERS
101	ESC2	(0524)	1321
102	ESC3	(052F)	1330
103	ESC4	(0539)	1338
104	ESC5	(0541)	1343
105	ESC6	(0545)	1300
106	ESC7	(0547)	131C
107	ESC8	(0548)	1312
108	ESO	(C1AD)	442
109	ESOV7	(0583)	1378
110	FFIN	(0287)	541
111	FFIN1	(028F)	760
112	FFIN2	(02C0)	750
113	FFIN5	(01A9)	530
114	FFKY	(0196)	152
115	FFRG	(0635)	1392
116	FFRG2	(0641)	1586
117	FFRG4	(0652)	1599
118	IBED1	(022D)	158
119	IBED3	(025E)	159
120	IBED5	(026A)	160
121	IRI1	(00AA)	145
122	IRI4	(00C9)	146
123	LC1	(070F)	1789
124	LC2	(0711)	1786
125	LC3	(0713)	1787
126	LC4	(0715)	1788
127	LC5	(0719)	1794
128	LC6	(071F)	1797
129	LC7	(0721)	1796
130	LC8	(0725)	1800
131	LFIN	(0186)	154
132	LFIN2	(02C5)	588
133	LOC1	(01AB)	431
134	LOCAL	(0700)	542
135	LTC	(07A7)	1802
136	LTD	(068B)	1665
137	LTD1	(068E)	1667
138	LTD2	(06A3)	1666
139	LTD3	(06A1)	1700
140	LTD4	(06A7)	1695
141	LTE1	(0678)	1642
142	LTE3	(0688)	1636
143	LTG1	(0789)	1798
144	LTG2	(078D)	1799
145	LTG3	(078F)	1890
146	LTGR	(06AD)	1710
147	LTGR1	(068F)	1718
148	LTGR2	(068C)	1717
149	LTGR3	(06C6)	1715
150	LTGR4	(06CB)	1725
			1329 *
			1336 *
			1342 *
			1347 *
			1350 *
			1351 *
			1353 *
			1354 *
			1395 *
			755 *
			1443 *
			761 *
			541 *
			1511
			1564
			305
			746
			441
			245
			1550
			1791
			1792
			1793
			1794
			1796
			1799
			1800
			1802
			538
			764
			542
			1783
			1923
			1792
			1702
			1700
			1701
			1641
			165
			188
			189
			189
			188
			171
			17
			17

NO.	SYMBOL	VALUE	STATEMENT NUMBERS						
151	LTGR5	(06CC)	1713	1730 *					
152	LTGR6	(06C4)	1725 *	1742					
153	LTK	(0763)	1795	1857 *					
154	LTK1	(076D)	1863 *	1881					
155	LTK2	(0786)	1860	1880 *					
156	LTKN	(0784)	1826	1869					
157	LTL	(0796)	1801	1906 *	1879 *	1694	1928		
158	LTL1	(07A5)	1913	1916 *					
159	LTO	(0660)	1618 *	1793					
160	LTO1	(0677)	1639	1643 *					
161	LTS	(0727)	1790	1810 *					
162	LTS1	(073A)	1811	1832 *					
163	LTS2	(072A)	1812 *	1833					
164	LTS3	(0738)	1831 *	1847					
165	LTS4	(073E)	1791	1834 *					
166	LTS5	(0759)	1837	1839	1841	1848 *			
167	LTS6	(0755)	1846 *	1854					
168	LTS7	(075D)	1843	1849	1852 *				
169	ML82A	(0001)	139 *	1060	1100	1161	1172	1185	1197
			1670	1685					1210
			149 *	439					1624
170	PERD	(015B)	161 *	1522					
171	PST5	(0288)	151 *	437					
172	SELKY1	(0183)	185 *	198					
173	SF0	(000A)	190	201 *					
174	SF1	(001E)	218 *						
175	SF2	(0035)	231 *	247					
176	SF3	(0047)	227	246 *					
177	SF4	(005E)	257	260					
178	SF5	(007B)	269 *	274	272 *				
179	SF6	(0078)	267	279 *					
180	SF8	(0083)	277	282 *					
181	SF9	(0088)	179 *						
182	SIF1	(0000)	255 *						
183	SIF2	(0062)	289 *						
184	SIF3	(0088)	296 *						
185	SIF4	(0091)	297						
186	SIF5	(0095)	303 *	303 *					
187	SRBF	(00AC)	303	336 *	366	394			
188	SRBF1	(00BA)	345 *	350					
189	SRBF2	(00BC)	338	346 *					
190	SRBF3	(00BD)	344	347 *					
191	SRBF4	(00B5)	342 *	399					
192	SRBF5	(00EE)	341	398 *					
193	SRWT	(00C3)	289	359 *	678	1237	1296	1299	1527
194	SRWT1	(00C9)	362	365 *					
195	SSDR	(00AB)	243	290	367	1296	1296	1299	1527
196	SSDS	(009A)	264	325	296	365	393		
197	TOF	(05C1)	1297	1456 *	325				
198	TOF2	(062D)	1325	1334	1496	1538			
199	TOF3	(05CA)	1462 *	1473	1456	1561 *			

0 META CROSS ASSEMBLER
PROCESSOR : 1-8048

O.	SYMBOL	VALUE	STATEMENT NUMBERS	
00	TOF4	(05CD)	1464 *	1471 *
01	TOF5	(05DA)	1463	1470 *
201	VFSET	(05CR)	1266	1461 *
202	VFU	(01AF)	443	544 *
203	VFU1	(04A2)	1246	1260 *
204	VFU10	(05F0)	1491	1500 *
205	VFU11	(0608)	1520 *	1523 *
206	VFU12	(0603)	1520 *	1529 *
207	VFU13	(062A)	1540	1549 *
208	VFU14	(05ED)	291	1497 *
209	VFU15	(05DA)	1484 *	
210	VFU16	(0612)	1536 *	1285
211	VFU2	(04AF)	1270 *	
212	VFU3	(049E)	1257 *	1273 *
213	VFU4	(04B1)	1249	1280 *
214	VFU5	(04B9)	1259	1285 *
215	VFU6	(04C1)	1242	1506 *
216	VFU8	(05E0)	1488 *	1503 *
217	VFU9	(05F3)	1487	1237 *
218	VFUL	(0480)	544	545 *
219	VT5	(01B1)	444	1417 *
220	VT50	(0594)	545	
221	VT501	(05BC)	1443 *	1445 *
222	VT502	(05AB)	1431 *	1444 *
223	VT503	(05BE)	1436	
224				

ASSEMBLY COMPLETE, NO ERRORS

SAP-REC'D OBJECT LIST

	0	1	2	3	4	5	6	7	8	9	A	B	C	D	E	F
0000	9A	FE	23	4F	90	23	20	90	9A	F9	0A	17	43	F0	3A	53
0010	0F	C6	1E	F8	77	43	01	AB	C9	12	1C	CB	04	0A	FB	77
0020	AB	8A	FE	23	40	90	PA	01	FB	37	53	30	AB	FA	37	12
0030	35	F8	43	04	A8	FF	43	4B	9A	FE	90	8A	01	9A	FD	FB
0040	43	F3	17	96	5E	23	C1	BE	05	90	FB	43	F1	77	A3	B8
0050	04	90	B8	00	23	D6	90	EA	02	14	AB	E5	04	AA	23	C0
0060	04	47	B8	14	F0	96	7B	18	F0	96	7B	FD	37	12	71	14
0070	9A	9A	FE	80	32	R3	FA	01	E5	24	39	FD	37	12	78	27
0080	20	04	88	9A	FA	FC	FA	05	E5	24	H2	14	C3	14	AR	A4
0090	ED	14	AB	04	97	14	AC	E5	44	2D	FE	88	04	D2	A1	B8
00A0	06	9A	FE	F8	90	PA	C1	R3	FB	37	04	9B	BB	15	F0	96
00B0	FC	C6	F0	96	FE	5A	FE	60	32	80	FA	05	F3	9A	FA	80
00C0	A0	04	BA	D5	FB	C5	96	C9	83	14	AB	14	AC	04	C3	FA
00D0	12	C6	23	7F	5F	F3	F3	70	C6	D2	27	FF	C4	D4	C5	C6
00E0	E4	E5	44	17	FA	72	EB	14	AR	14	AC	F5	44	06	1A	04
00F0	R5	0C	00	00	00	00	00	00	0A	14	27	4E	9C	FA	39	AA
0100	FD	32	AB	12	14	14	CF	D3	11	96	0E	E5	24	83	E5	24
0110	5B	E5	44	6C	72	AD	92	AF	B2	B1	14	CF	D3	13	96	28
0120	23	04	4D	AD	FE	C6	11	27	D3	08	96	34	23	08	4D	AD
0130	27	BB	76	AD	D3	0F	96	46	FE	96	B3	23	10	4D	AD	B8
0140	36	B0	3F	18	27	A0	D3	1F	96	4F	23	20	4D	AD	27	D3
0150	14	96	5E	23	80	4D	AD	27	B8	16	D3	02	96	67	23	01
0160	40	A0	23	7F	5D	AD	27	D3	03	96	71	23	FE	50	A0	24
0170	62	D3	06	96	7F	23	3F	5D	AD	B8	26	B0	FF	27	AE	D3
0180	17	96	58	23	BF	5D	AD	27	D3	01	96	91	23	40	4D	AD
0190	27	B9	26	B8	24	D3	04	C6	A5	D3	06	C6	A9	D3	01	C6
01A0	A3	24	B3	44	A0	85	E5	24	B6	44	B7	E4	00	A4	00	84
01B0	80	A4	94	FA	12	C6	FF	53	60	C6	E2	FD	D2	E6	44	38
01C0	FF	43	P0	AF	44	38	FF	53	E0	C6	E2	FA	53	70	96	E4
01D0	FF	53	F0	D3	80	C6	E2	FA	F2	DC	24	BE	FF	43	1F	17
01E0	96	DA	44	C5	44	06	FA	53	F0	C6	C0	FF	43	9F	17	C6
01F0	E2	FA	53	F0	D3	70	C6	C0	D3	F0	C6	C0	D3	C0	C6	C0
0200	C8	F8	92	C6	44	88	A3	DF	96	00	F8	53	0F	64	1D	00
0210	23	40	A8	A9	A1	5E	BF	B8	B9	B1	7E	7F	A0	49	A3	AF
0220	44	B8	C0	00	00	00	00	00	00	00	00	00	00	00	00	00
0230	23	AF	A0	A6	A5	5E	60	B0	B6	B5	BC	7F	A0	00	00	00
0240	23	40	FB	FC	FD	FE	60	78	7C	7D	7E	20	5C	00	00	00
0250	23	A3	A0	A6	A1	A5	B3	R0	B6	B1	B5	7F	A0	00	00	00
0260	AD	AF	FF	AC	B3	5E	P4	A2	A7	B2	B7	7F	A0	00	00	00
0270	23	40	5B	5C	5D	5E	60	78	7C	7D	7E	7F	20	00	00	00
0280	23	40	5B	5C	5D	5E	60	78	7C	7D	7E	7F	20	00	00	00
0290	23	40	A8	A9	A1	A5	60	B8	B9	B1	B5	7F	A0	00	00	00
02A0	23	40	AB	BB	AE	BE	60	78	7C	7D	BD	20	A0	00	00	00
02B0	AD	40	5B	5C	5D	5E	60	78	7C	7D	7E	7F	A0	00	00	00
02C0	00	00	C0	00	00	00	00	00	00	00	00	00	00	00	00	00
02D0	AD	A2	FF	AC	AF	5E	60	B3	B4	B2	A4	7F	A0	00	00	00
02E0	AD	40	5B	AA	5D	5E	60	78	BA	7D	7E	7F	A0	00	00	00
02F0	23	40	5B	5C	5D	5E	60	78	7C	7D	7E	7F	A0	00	00	00
0300	C8	F8	92	C6	44	88	A3	DF	96	00	F8	53	0F	64	1D	00
0310	23	40	A8	A9	A1	5E	BF	B8	B9	B1	7E	7F	A0	49	A3	AF
0320	44	B8	C0	00	00	00	00	00	00	00	00	00	00	00	00	00
0330	23	AF	A0	A6	A5	5E	60	B0	B6	B5	BC	7F	A0	00	00	00
0340	23	40	FB	FC	FD	FE	60	78	7C	7D	7E	20	5C	00	00	00
0350	23	A3	A0	A6	A1	A5	B3	R0	B6	B1	B5	7F	A0	00	00	00
0360	AD	AF	FF	AC	B3	5E	P4	A2	A7	B2	B7	7F	A0	00	00	00
0370	23	40	5B	5C	5D	5E	60	78	7C	7D	7E	7F	20	00	00	00
0380	23	40	5B	5C	5D	5E	60	78	7C	7D	7E	7F	20	00	00	00
0390	23	40	A8	A9	A1	A5	60	B8	B9	B1	B5	7F	A0	00	00	00
03A0	23	40	AB	BB	AE	BE	60	78	7C	7D	BD	20	A0	00	00	00
03B0	AD	40	5B	5C	5D	5E	60	78	7C	7D	7E	7F	A0	00	00	00
03C0	00	00	C0	00	00	00	00	00	00	00	00	00	00	00	00	00
03D0	AD	A2	FF	AC	AF	5E	60	B3	B4	B2	A4	7F	A0	00	00	00
03E0	AD	40	5B	AA	5D	5E	60	78	BA	7D	7E	7F	A0	00	00	00
03F0	23	40	5B	5C	5D	5E	60	78	7C	7D	7E	7F	A0	00	00	00

SAP-4080 OBJECT LIST

	0	1	2	3	4	5	6	7	8	9	A	B	C	D	E	F
0400	B8	17	B9	24	FE	A0	C5	F0	52	5F	H8	RC	F1	12	11	R8
0410	B8	F8	B8	17	60	F6	1C	FF	D3	20	C6	24	B9	26	F1	17
0420	96	24	F0	A1	R9	24	F1	12	73	CH	99	R0	F0	52	51	R9
0430	51	18	F0	69	85	F6	7B	A9	FD	37	F2	49	F9	17	96	41
0440	95	B9	80	54	C8	1E	F3	17	10	FF	A9	54	C9	1F	FF	17
0450	10	H8	21	F0	43	02	AC	B6	58	44	C5	R9	04	44	C0	18
0460	F1	12	6B	F0	03	0R	A0	23	C0	84	14	F0	03	0F	A0	23
0470	97	84	14	C8	B9	8A	F0	52	7B	R9	7F	84	31	95	84	49
0480	14	C3	B8	36	FF	53	60	D3	20	96	C1	FF	53	0F	D3	0F
0490	C6	A2	D3	0F	R9	37	90	B1	F1	96	9C	10	F0	A8	11	F1
04A0	84	B9	10	F0	A8	FF	43	FF	A0	F4	CF	FD	53	EF	AF	44
04B0	C5	B1	00	10	F0	A8	FF	43	F0	AC	F8	R8	36	D3	74	C6
04C0	A2	84	AF	14	C3	B4	C1	A4	16	14	C3	A4	45	00	00	00
04D0	00	00	00	00	00	00	00	00	00	00	00	00	00	00	00	00
04E0	00	00	00	00	00	00	00	00	00	00	00	00	00	00	00	00
04F0	00	00	00	00	00	00	00	00	00	00	00	00	00	00	00	00
0500	B8	76	F0	96	4F	FF	53	7F	D3	46	C6	47	D3	4D	C6	48
0510	D3	3F	96	17	84	C3	27	B9	24	D3	03	96	24	23	FD	51
0520	A1	D4	2F	17	D3	0E	96	2F	23	02	41	A1	D4	2D	27	B8
0530	16	D3	7A	96	39	F0	43	08	A0	D3	03	96	41	F0	53	F7
0540	A0	FE	53	F7	AD	44	C5	B0	10	A4	45	B0	90	84	C9	B2
0550	5A	FF	53	0F	43	20	40	A0	A4	45	53	0F	C6	64	A9	27
0560	03	0A	F9	60	A9	FF	53	0F	69	A9	F0	F2	R3	F9	B8	16
0570	C6	7B	P9	34	A1	F0	43	02	A0	A4	41	F0	53	FD	A0	D4
0580	35	A4	79	F9	C6	79	07	B9	32	A1	FD	53	F7	AD	23	04
0590	24	91	C0	00	53	DF	AD	B8	37	F0	C6	45	FF	53	60	D3
05A0	20	96	45	FF	43	F0	B9	25	A1	B8	40	F0	17	C6	45	07
05B0	D1	96	FE	19	F1	17	B9	90	C6	BC	B9	10	44	BF	18	A4
05C0	AB	D4	2D	B8	34	F0	C6	A0	B8	40	F0	F2	D4	B9	37	A1
05D0	F8	C9	A1	83	17	C6	CD	18	A4	CA	9A	F1	0A	37	F2	F3
05E0	8A	02	0A	8A	0C	F2	F0	0A	37	92	ED	84	C1	E5	24	75
05F0	E5	24	5B	BF	00	E8	F5	0A	F2	E0	8A	0E	H8	24	B9	A0

	0	1	2	3	4	5	6	7	8	9	A	B	C	D	E	F
0600	B8	75	P9	76	F0	F2	11	D2	13	B2	15	92	0F	E4	27	E4
0610	3E	C4	8R	C4	60	52	19	E4	63	32	21	12	1F	E4	89	E4
0620	8D	12	25	E4	96	E4	A7	F1	F2	3A	AF	11	23	6F	60	37
0630	61	96	84	10	F0	03	20	A1	C4	7B	03	A0	E4	2A	FA	53
0640	F0	D3	70	C6	59	D3	30	C6	59	D3	60	C6	59	D3	80	C6
0650	5D	B0	24	B1	80	BF	0E	E4	38	B0	20	E4	5F	B0	40	B1
0660	A0	E4	55	F1	53	F0	D3	E0	96	86	F1	53	8F	AF	11	F0
0670	37	61	D3	BF	96	84	BF	0A	10	F0	03	80	A1	37	52	82
0680	B1	80	E4	38	C4	88	F1	E4	6D	D4	AD	E4	8F	D4	AD	FF
0690	D3	0A	96	84	C4	7B	F1	03	6C	A3	AF	11	F1	D3	8C	96
06A0	A5	BF	0A	8D	00	C4	88	F1	A3	AF	F1	11	96	84	BF	0A
06B0	B0	80	R1	20	C4	88	00	00	00	00	00	00	00	00	00	00
06C0	00	00	00	00	00	00	00	00	00	00	00	00	00	00	00	00
06D0	00	00	00	00	00	00	00	00	00	00	00	00	00	00	00	00
06E0	00	00	00	00	00	00	00	00	00	00	00	00	00	00	00	00
06F0	45	53	54	20	45	4E	44	43	4F	4E	54	2E	54	45	53	54